

BEST AVAILABLE COPY

(27)

⑩ 日本国特許庁 (JP)

⑪ 実用新案出願公開

⑫ 公開実用新案公報 (U)

平2-55337

⑬ Int. Cl.

G 06 F 13/00
1/00
9/08
13/00
13/10

識別記号

3 0 5	Z	8840-5B
3 7 0	G	7459-5B
4 1 0	C	7361-5B
3 0 1	N	8840-5B
3 2 0	A	7737-5B

⑭ 公開 平成2年(1990)4月20日

審査請求 未請求 請求項の数 1 (全3頁)

⑮ 考案の名称 計算機システム

⑯ 実願 昭63-131682

⑰ 出願 昭63(1988)10月7日

⑱ 考案者 松岡 康二 東京都武藏野市中町2丁目9番32号 横河電機株式会社内

⑲ 出願人 横河電機株式会社 東京都武藏野市中町2丁目9番32号

⑳ 代理人 弁理士 小沢 信助

㉑ 実用新案登録請求の範囲

上位装置と、この上位装置に接続される少なくとも1個以上のI/O装置からなる計算機システムにおいて、

前記上位装置は、初期状態で接続されているI/O装置に関連する情報を格納する管理テーブルをシステム立ち上げ時に作成する作成手段と、この計算機システムに新たに追加されたI/O装置から割り込み信号を受けた際に、前記管理テーブルをチェックして対応するドライバ・プログラムがローディングされていない時は当該I/O装置のドライバ・プログラムをアップ・ロードとともに当該I/O装置に関連する情報を管理テ

ーブルに追加格納する格納手段とを有することを特徴とする計算機システム。

図面の簡単な説明

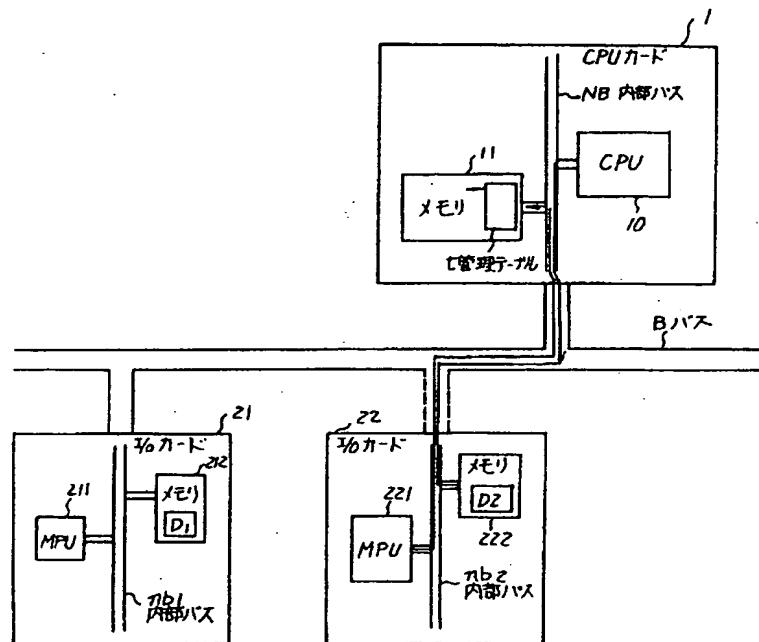
第1図は本考案を実施した計算機システムの構成を表わすシステム図、第2図は本考案システム内の計算機に設定される管理テーブルtの内容を表わす図、第3図a, bは本考案システムの動作を示すフローチャートである。

1…CPUカード、10…CPU、11…メモリ、
21, 22…I/Oカード、211, 221…
MPU、212, 222…メモリ、B…バス、
NB, nb1, nb2…内部バス。

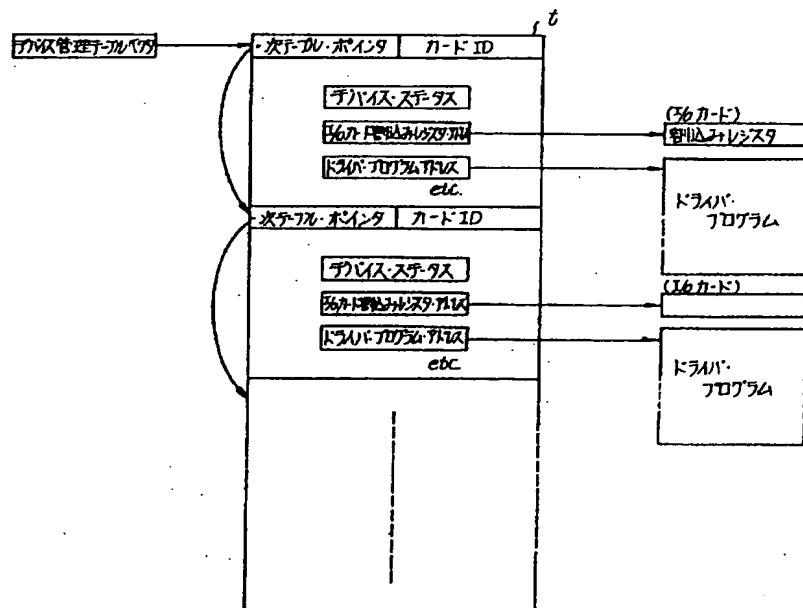
TEST AVAILABLE COPY

実開 平2-55337(2)

第 1 図



第 2 図



第3図

